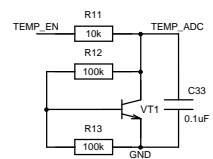
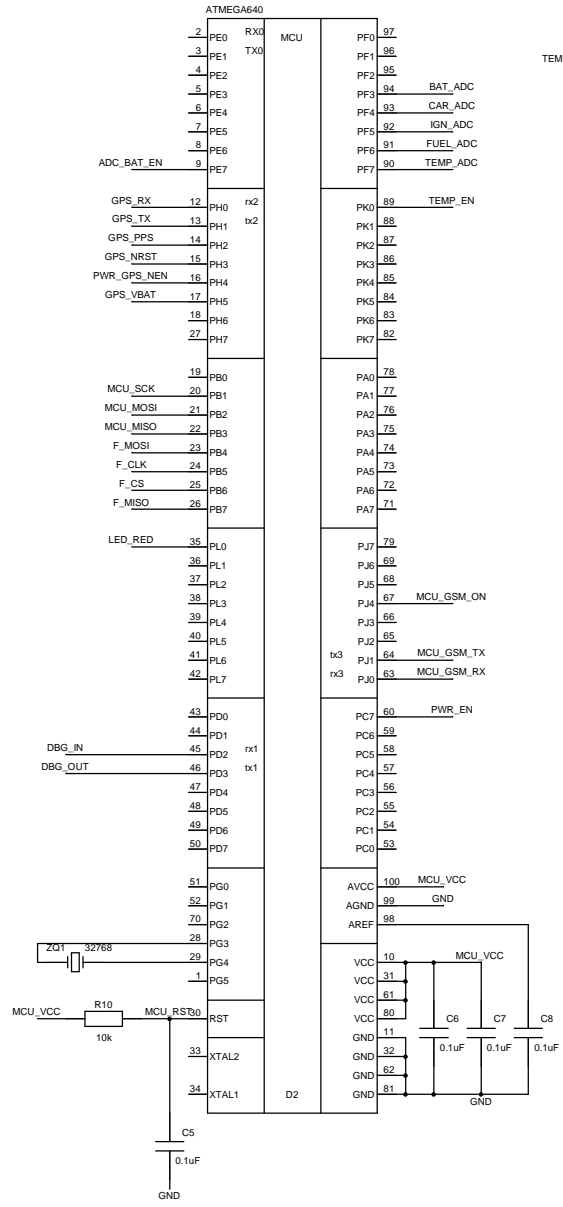
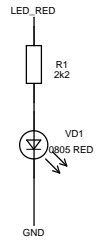
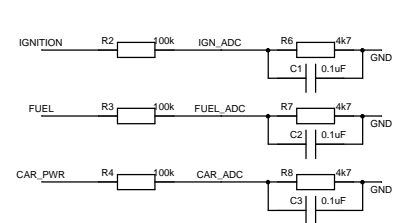
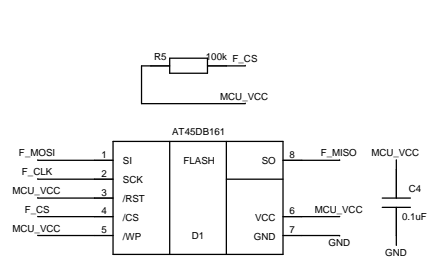


{Обозначение}



X5	PBS-14	PLS-14	X3
NET	PIN	PIN	NET
	1	GND	1
	2	+BATT	2
	3	MCU_MISO	3
	4	MCU_MOSI	4
	5	MCU_SCK	5
	6	MCU_RST	6
	7	MCU_NRPWR	7
	8		8
	9		9
	10		10
	11		11
	12	+5V	12
	13	3V3_PERIF	13
	14	GND	14

X6	PBS-14	PLS-14	X4
NET	PIN	PIN	NET
	1	GND	1
	2	DBG_IN	2
	3	DBG_OUT	3
	4	PWR_EN	4
	5	MCU_GSM_RX	5
	6	MCU_GSM_TX	6
	7	MCU_GSM_ON	7
	8		8
	9		9
	10		10
	11		11
	12		12
	13		13
	14	GND	14

				{Обозначение}		
Изм. Лист	№ докум.	Подпись	Дата	{Наименование}		
				Схема электрическая принципиальная		
Пров.	{Проверил}					
Н.контр.	{Н.контр.}			Лист {?}	Листов {??}	
Утв.	{Утвердил}					

Инв. № подл. Подпись и дата Взам. инв. №/инв. № дубл. Подпись и дата